

Програма підготовки бакалаврів у галузі знань 14 “Електрична інженерія” зі спеціальністі 144 “Теплоенергетика”

“Електротехніка та електроніка”

90 год./ 3 кредити ЕКТС

(30 год. лекцій, 15 год. лабораторних занять)

Завдання до поточного та підсумкового контролю

Типові розрахунки

5 семестр

Типовий розрахунок №1 (складається з 2 завдань, розрахований на 2 години)

Завдання 1. Визначити вхідний опір та визначити вхідну ємність в схемах з послідовним і паралельним з'єднанням елементів.

Завдання 2. Визначити струми в гілках електричної схеми за контурними струмами або визначити контурні струми за струмами в гілках схеми.

Типовий розрахунок №2 (складається з 2 завдань, розрахований на 2 години)

Завдання 1. Визначити параметри навантажувальної характеристики підсилювача напруги на біполярному транзисторі ;

Завдання 2. Визначити параметри резисторів підсилювачів напруги за схемами:

- а) з поданням фіксованого струму в базу;
- б) з поданням фіксованої напруги на базу;
- в) з колекторною стабілізацією робочої точки;
- г) з емітерною стабілізацією робочої точки.

Програма підготовки бакалаврів у галузі знань 14 “Електрична інженерія” зі спеціальності 144 “Теплоенергетика”

“Електротехніка та електроніка”

**90 год./ 3 кредити ЕКТС
(30 год. лекцій, 15 год. лабораторних занять)**

Питання для модульного контролю

Модуль 1.

Контрольні питання до 1-го модуля.

1. Електричні величини, елементи та закони електричних кіл
2. Струм, напруга, потужність та енергія в електричних колах.
3. Пасивні елементи електричних кіл.
4. Резистивний елемент, його ВАХ та умовне зображення.
5. Індуктивний елемент, його графічне зображення, зв'язок струму з напругою, потужність коливань та енергія магнітного поля, що накопичується в індуктивності.
6. Ємнісний елемент, його графічне зображення, зв'язок струму з напругою, потужність коливань та енергія електричного поля, що накопичується в ємності.
7. Незалежні джерела напруги та струму. Незалежне джерело струму, його ВАХ та графічне зображення. Внутрішній опір джерела струму.
8. Незалежне джерело напруги, його ВАХ та графічне зображення. Внутрішній опір джерела напруги.
9. Основні закони електричних кіл. Закон Ома.
10. Перший закон Кірхгофа, – закон струмів Кірхгофа.
11. Другій закон Кірхгофа, - закон напруги Кірхгофа.
12. Послідовне з'єднання резисторів.
13. Послідовне з'єднання індуктивностей.
14. Послідовне з'єднання ємностей.
15. Паралельне з'єднання резисторів.
16. Паралельне з'єднання індуктивностей.
17. Паралельне з'єднання ємностей.

Основні методи розрахунку розгалужених кіл.

1. Метод накладання. Пример застосування метода накладання.
2. Поняття про контурні струми. Метод контурних струмів.
3. Метод вузлових потенціалів або метод вузлових напруг.

Гармонійні коливання в електричних колах.

1. Часове представлення гармонійних коливань. Поняття періоду, циклічної частоті, кутової частоти. Діючі значення струму та напруги. Середнє значення струму та напруги.
2. Векторне представлення коливань.
3. Комплексне представлення коливань. Модуль та аргумент комплексного числа. Комплексне спряжене число.
4. Представлення синусоїdalnoї функції комплексним числом. Спектральне або частотне представлення синусоїdalnych коливань.
5. Гармонійні коливання в резистивних колах, спiввiдношення фази струму та фаза напруги, середня потужнiсть за перiод в резистивних колах.
6. Гармонійні коливання в iндуктивних колах, спiввiдношення фази струму та фаза напруги, середня потужнiсть за перiод в iндуктивних колах. Iндуктивний опiр.
7. Гармонійні коливання в ємнiсних колах, спiввiдношення фази струму та фаза напруги, середня потужнiсть за перiод в ємнiсних колах. Ємнiсний опiр. Реактивна потужнiсть.
8. Гармонійні коливання в колах при послiдовному з'єднаннi RLC елементiв. Реактивний опiр, активний опiр, повний опiр або iмпеданс кола. Трикутник напруги та трикутник опорiв.
9. Гармонійні коливання в колах при паралельному з'єднаннi RLC елементiв. Реактивний опiр, активний опiр, повний опiр кола. Ємнiсна провiднiсть. Iндуктивна провiднiсть. Реактивна складова повного струму. Трикутник струмiв та трикутник провiдностi.
10. Загальнi поняття про символiчний метод. Зв'язок мiж комплексними амплiтудами струму та напруги: для резистивних елементiв, для iндуктивних елементiв та для ємнiсних елементiв. Використання символiчного методу для розрахунку кiл. Послiдовне з'єднання елементiв. Модуль та фаза комплексного опору. Паралельне з'єднання елементiв. Повна провiднiсть кола.

Трифазнi електричнi кола.

1. Не зв'язанi та зв'язанi трифазнi кола. Трифазний генератор. Графiчне представлення трифазних ЕРС (часове та векторне). З'єднання трифазних кiл «зiркою» та «трикутником».
2. Види з'єднання генераторiв та навантаження в трифазних колах. Спiввiдношення мiж фазними та лiнiйними напругами.

Комуtацiя та перехiднi процеси в електричнiх колах

1. Причини перехiдних процесiв.
2. Перший закон комутацiї.
3. Другий закон комутацiї.

4. Початкові умови перехідних процесів та їх визначення.
5. Рішення диференційного рівняння першого порядку при перехідному процесі. Поняття вільної та примусової складових. Характеристичне рівняння та його корінь. Постійна RL кола.
6. Струм в індуктивності та напруга на індуктивності при перехідного процесу для RL кола. Графічна залежність струму для RL кола при нульових початкових умовах та джерелі постійної напруги. Виводи з графічних залежностей.
7. Струм через ємність та напруга на ємності при перехідному процесу для RC кола. Графічна залежність напруги на ємності для RC кола при нульових початкових умовах та джерелі постійної напруги. Виводи з графічних залежностей.
8. Визначення характеристичного рівняння перехідного процесу при розряді ємності C на RL коло.

Модуль2.

Контрольні питання до 2-го модуля.

Дискретні елементи електроніки

1. Залежність електропровідності металів від температури.
2. Залежність електропровідності напівпровідників від температури.
3. Розподіл речовин по електрофізичним властивостям.
4. Напівпровідникові діоди, їх види, характеристики та використання.
5. Біполярні транзистори, їхні типи, структура, принцип дії, ВАХ.
6. Польові транзистори.
7. Тиристори
8. Прилади оптоелектроніки та інтегральні мікросхеми.

Аналогові електронні прилади та пристрой

1. Робочі точки підсилювачів.
2. Стабілізація робочої точки фіксованим струмом бази.
3. Стабілізація робочої точки фіксованою напругою на базі.
4. Колекторна стабілізація робочої точки.
5. Емітерна стабілізація робочої точки.
6. Вихідні каскади підсилювачів - підсилювачі потужності
7. Підсилювачі постійного струму та операційні підсилювачі.
8. Випрямлячі змінного струму в постійний та електричні фільтри.
9. Стабілізатори напруги та струму.

Цифрові електронні прилади та пристрой

1. Логічні рівні. Позитивна та негативна логіка.
2. Види сигналів та їх величини в логічних схемах.
3. Логічні елементи та інвертори. Таблиці істинності логічних елементів.
4. Комбінаційні пристрой. Суматори, напівсуматори, повні суматори, компаратори.
5. Перетворювачі кодів. Шифратори, дешифратори.
6. Послідовні пристрой. Бістабільний осередок та RS тригер.
7. Тактуємі тригери.
8. Регістри.
9. Цифрові лічильники та лічильники-дільники.
10. ЦАП та АЦП. Компаратори для АЦП.
11. Мікросхеми пам'яті.